

# MS8268



Ψηφιακό πολύμετρο αποτροπής  
εσφαλμένης τοποθέτησης ακροδεκτών  
& αυτόματης κλίμακας

- Τέστ transistor • Τέστ διόδου • Τέστ ωμικής συνέχειας
- Αναγραφή σχετικών μετρήσεων (REL) • Data hold
- Αυτόματη απενεργοποίηση
- Duty cycle test • Φωτιζόμενη οθόνη
- Οπτικοακουστική Ένδειξη για τυχόν λάθος τοποθέτηση των ακροδεκτών • Πλήρης & φωτιζόμενη οθόνη
- Ασφάλεια Επαναφοράς • Μοντέρνος Σχεδιασμός & ενσωματωμένη θήκη προστασίας



EMC&LVD



- Τάση DC : 400m/ 4/ 40/ 400V±0.7%, 1000V±0.8%
- Τάση AC : 400mV±3.0%, 4/ 40/ 400V±0.8%, 750V±1.0%
- Ένταση DC : 400μ/ 4000μ/ 40m/ 400mA±1.2%, 10A±2.0%
- Ένταση AC : 400μ/ 4000μ/ 40m/ 400mA±1.2%, 10A±3.0%
- Αντίσταση : 400/ 4k/ 40k/ 400k/ 4MΩ±1,2%, 40MΩ±2,0%
- Χωρ/τητα : 4nF±5.0%, 40n/ 400n/4μ/ 40μ/ 200μF±3.0%
- Συχνότητα : 10/ 100/ 1000/ 10k/ 200kHz±2.0%
- Διαστάσεις : 195x92x55mm



Design and Conforms to

IEC61010-1

1000V  
CAT.II